

EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER : 56039606
PUBLICATION DATE : 15-04-81

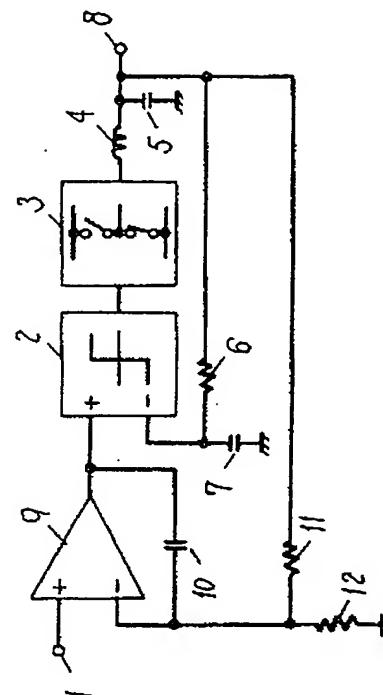
APPLICATION DATE : 07-09-79
APPLICATION NUMBER : 54115511

APPLICANT : MATSUSHITA ELECTRIC IND CO LTD;

INVENTOR : SANO SHINYA;

INT.CL. : H03F 3/217 H03F 1/30

**TITLE : SELF-EXCITED TYPE D-CLASS
AMPLIFIER**



ABSTRACT : PURPOSE: To suppress an influence of fluctuations of an electric power source voltage as to a self-excited D-class amplifier, by making oscillation conditions unchangeable even when load states change by separating a feedback system path, determining an oscillation frequency, from the determining the whole frequency characteristics.

CONSTITUTION: By way of the integrating circuit consisting of operational amplifier 9 and capacitor 10, an input signal from input terminal 1 is sent to comparator 2, the output of which is supplied to LPF consisting of coil 4 and capacitor 5 through switching circuit 3. Then, its output is fed back to the other-side input of comparato 2 by way of the 1st feedback circuits 6 and 7 composed of resistor 6 and capacitor 7 and also to integrators 9 and 10 by way of the 2nd feedback circuit composed of resistors 11 and 12. Consequently, frequency response characteristics are flat in the low-frequency range and rise suddenly nearly at the oscillation frequency to make oscillation conditions unchangeable according to the load state, so that an influence of fluctuations of the electric power source voltage can be suppressed.

COPYRIGHT: (C)1981,JPO&Japio

⑯ 日本国特許庁 (JP)

⑯ 特許出願公開

⑯ 公開特許公報 (A)

昭56-39606

⑯ Int. Cl.³
H 03 F 3/217
1/30

識別記号

府内整理番号
7827-5J
7827-5J

⑯ 公開 昭和56年(1981)4月15日
発明の数 2
審査請求 未請求

(全 5 頁)

⑯ 自励式D級増幅器

⑯ 特願 昭54-115511

門真市大字門真1006番地松下電器産業株式会社内

⑯ 出願 昭54(1979)9月7日

⑯ 出願人 松下電器産業株式会社
門真市大字門真1006番地

⑯ 発明者 佐野信哉

⑯ 代理人 弁理士 中尾敏男 外1名

明細書

1. 発明の名称

自励式D級増幅器

2. 特許請求の範囲

(1) 積分回路と、上記積分回路出力を入力とする比較器と、上記比較器出力で駆動されるスイッチング回路と、上記スイッチング回路の出力側に接続された、インダクタを含むローパスフィルタとで構成され、上記ローパスフィルタ出力から、上記比較器入力へ第1の帰還回路を介して帰還を掛けると共に、上記ローパスフィルタ出力から、上記積分回路入力へ第2の帰還回路を介して帰還を掛けたことを特徴とする自励式D級増幅器。

(2) 特許請求の範囲第1項において、主として第1の帰還回路によって発振周波数を決定し、主として第2の帰還回路によって周波数特性を決定するようにしたことを特徴とする自励式D級増幅器。

(3) 特許請求の範囲第1項において、ローパスフィルタが、1個のインダクタと1個のコンデンサとで構成され、さらに、第1の帰還回路が、少く

とも1個の極を持つ遅延回路を含むことを特徴とする自励式D級増幅器。

(4) 特許請求の範囲第1項において、積分回路の出力振幅の制限により、発振周波数の変動が制限されるようにしたことを特徴とする自励式D級増幅器。

(5) 積分回路と、上記積分回路出力を入力とする比較器と、上記比較器出力で駆動されるスイッチング回路と、上記スイッチング回路の出力側に接続されたインダクタを含むローパスフィルタとで構成され、上記スイッチング回路出力から第1の帰還回路を介して上記比較器入力へ帰還を掛けると共に、上記ローパスフィルタ出力から、上記積分回路入力へ第2の帰還回路を介して帰還を掛けたことを特徴とする自励式D級増幅器。

(6) 特許請求の範囲第5項において、第1の帰還回路が、少くとも3個の極を持つ遅延回路で構成されたことを特徴とする自励式D級増幅器。

(7) 特許請求の範囲第5項において、主として第1の帰還回路によって発振周波数を決定し、主と

しており、9.10は積分器を構成する演算増幅器およびコンデンサ、11.12は全体の帰還回路を構成する抵抗である。

第4図において、1-7の部分は第1図と全く同じものである。そしてこの部分の周波数特性は、第6図gに示すように、低域では平坦で、発振周波数付近で急激に立上るようになる。

また、積分回路9.10と帰還回路11.12を含めた周波数特性は、第6図hのようになる。

したがって、第4図の実施例のオープンループの周波数特性は、第5図iに示すようになる。この特性iは、利得が1となる周波数f₁付近の傾斜が傾度-6dB/octとなっているため、クローズドループにした場合、非常に安定な帰還を描けることができる。

第5図からもわかるように、第4図の実施例では、低域で大値の帰還を描けることができるため、特に低い周波数成分を多く含む電源電圧の変動による影響を十分に抑えることができる。さらに、大値の帰還によって、2-7の部分で発生する歪

み成分についても、十分抑えることができるという効果がある。

ところで、ローパスフィルタ4.5の位相特性は、第2回g. hに示すように、負荷の有無によって大きく変化する。特に負荷が開放になっている場合の位相特性jは、-180°のラインに対し広い周波数に亘って接するような形になっているため、発振周波数f₀が決まりにくく、非常に不安定になるという問題があった。これは第4図の実施例の場合でも同様である。

そこで、発振周波数を決める帰還系路と、全体の周波数特性を決める帰還系路とを分離することにより、負荷状態によって発振条件が変動しないようにした。本発明の第2の実施例を第6図に示す。

第6図において、1-12は第4図の同番号のものに対応しており、13はコンデンサ10と共に積分回路のゼロ点を与える抵抗、14-19は遅延回路を構成する抵抗およびコンデンサである。

第6図の実施例に示すように、遅延回路14~

19が3個以上のポールを含んでおれば、第7図jに示すように必ず位相が-180°となる周波数f₀が存在し、その周波数で発振する。そして、その発振条件を決める遅延回路は、ローパスフィルタ4.5を含んでいないため、負荷の有無によって影響を受けることがなく、常に安定した発振を行うことができる。

第6図の実施例において、遅延回路14-19の中の一つのポールの周波数、および積分回路9.10.13のゼロ点の周波数を、ローパスフィルタ4.5のカットオフ周波数f_c付近に設定すると、まず遅延回路14-19で帰還を掛けた状態での比較器2の入力からスイッチング回路3の出力までの周波数特性は第6図kのようになり、ローパスフィルタ4.5の周波数特性は第6図lのようになり、帰還回路11.12を含めた積分器9.10.13の周波数特性は第6図mのようになる。したがって、k. l. mを含めた全体のオープンループの周波数特性は、第6図nのようになり、第5図の特性iと同様に、オープンループの利得

が1となる周波数f₁付近での傾斜が-6dB/octとなっているため、非常に安定な帰還が得られると共に、低域では十分な帰還量が得られる。

第6図の実施例では、抵抗13によって特性nのゼロ点を作っているが、その代りに、抵抗11に並列にコンデンサを入れることによっても同様の効果が得られる。

ところで、自動式D級增幅器の他の問題点として、出力レベルの変化によって、方形波のデューディーサイクルが変化すると共に、周波数が変化してしまうということがあげられる。特に、出力レベルが大きくなるに従って、発振周波数は限りなく低くなり、ピークにおいては、発振周波数がゼロにまで下ってしまう。そのため、出力レベルの大きな所では、発振周波数が信号周波数帯域にまで入り込み、ローパスフィルタ4.5で抑えることができなくなってしまって出力に現れて来たり、また発振条件がくずれて、不安定になったりするという問題があった。

この問題を解決するためには、第4図または第

6図の実施例において、積分回路9の出力振幅を、それにに対する発振周波数が、信号周波数帯域の上限または安定な発振が得られる下限周波数等によって決まる周波数以上に左右ように制限すれば良い。この制限方法は、積分回路の電源電圧によって自然に制限されることを利用しても良いし、他のクランプ手段を設けても良い。

以上のように、本発明によれば、自励式D級増幅器において大量の負帰還を安定に掛けることができ、その結果、電源電圧の変動による影響を抑圧し、歪特性および周波数特性を改善すると共に、負荷条件や出力レベルによる発振周波数の変動を抑えることができる。

4. 図面の簡単な説明

第1図は従来例の回路図、第2図、第3図は第1図の動作説明図、第4図は本発明の第1の実施例の回路図、第5図は第4図の動作説明図、第6図は本発明の第2の実施例の回路図、第7図、第8図は第6図の動作説明図である。

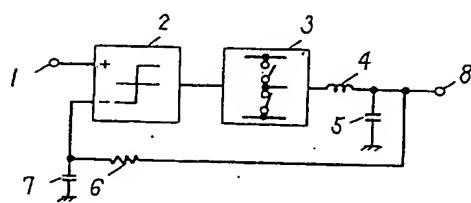
2 ……比較器、3 ……スイッチング回路、

特開昭56-39606(4)

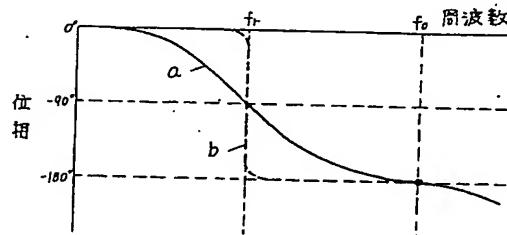
12.6.4
4, 5 ……ローパスフィルタ、6, 7 ……第1の帰還回路、9, 10, 13 ……積分回路、
11, 12 ……第2の帰還回路、14-19 ……第1の帰還回路。

代理人の氏名、弁理士 中尾敏男 ほか1名

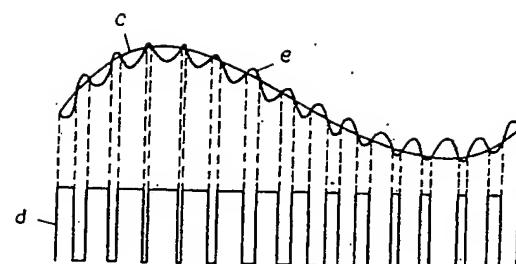
第1図



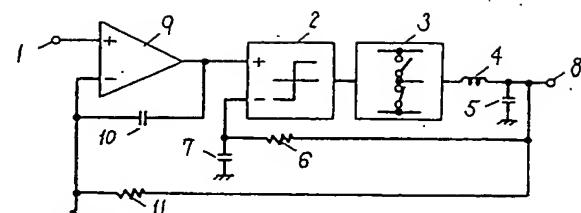
第2図



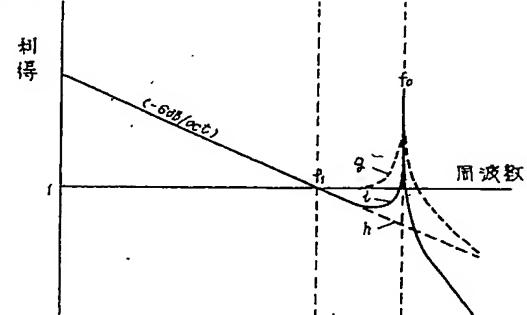
第3図



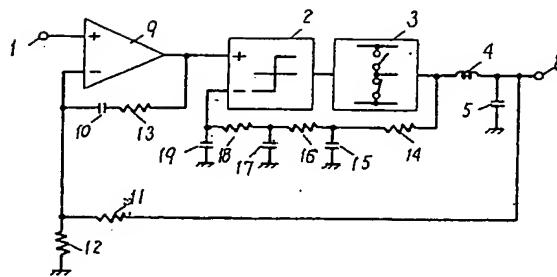
第 4 図



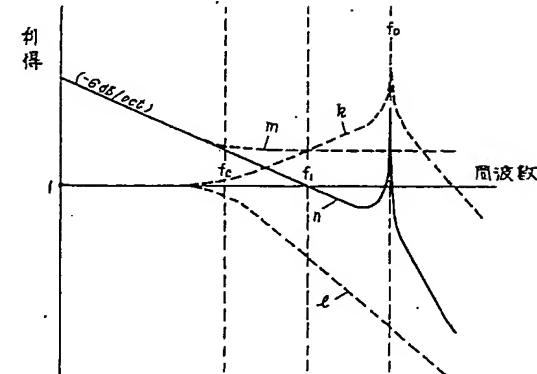
第 5 図



第 6 図



第 8 図



第 7 図

